

Studienverlaufsplan im Master Wirtschaftsingenieurwesen Elektrotechnik und Informationstechnik

Der Studienverlaufsplan stellt eine Empfehlung für den Ablauf des Studiums dar. Module können von den Studierenden in einer anderen Reihenfolge besucht werden.

1a) Master Wirtschaftsingenieurwesen Elektrotechnik und Informationstechnik mit dem Schwerpunkt: **Management und Steuerung von Energie**

2. Jahr	4. Sem. (30 CP)	Modul Masterarbeit (30 CP/P/MP)				
	3. Sem. (30 CP)	Masterprojekt (14 CP/P/MP)			Wahlmodulbereich** (16 CP/W/MP oder TP)	Management von Energie III** (6 CP/P/TP)
1. Jahr	2. Sem. (32 CP)		Steuerung von Energie III ** (8 CP/P/TP)	Technisches Praktikum** (6 CP/P/TP*)		Management von Energie II** (12 CP/P/TP)
	1. Sem. (28 CP)	Steuerung von Energie I ** (8 CP/P/TP)	Steuerung von Energie II** (8 CP/P/TP)		Methoden** (6 CP/P/MP)	Management von Energie I** (6 CP/P/TP)

CP: Credit Points, P: Pflichtmodul, W: Wahlmodul, MP: Modulprüfung, TP: Teilprüfung,

*Das Modul wird mit einer Studienleistung (unbenotet) abgeschlossen.

**Die konkrete Ausprägung der hier aufgeführten Module erfolgt lehrveranstaltungsgebunden bzw. auf einer untergeordneten Modulebene.

1b) Master Wirtschaftsingenieurwesen Elektrotechnik und Informationstechnik mit dem Schwerpunkt: **Elektronische Systeme und Innovationsmanagement**

2. Jahr	4. Sem. (30 CP)	Modul Masterarbeit (30 CP/P/MP)				
	3. Sem. (30 CP)	Wahlmodulbereich ** (16 CP/W/MP oder TP)	Elektronische Systeme III** (8 CP/P/TP)		Masterprojekt (14 CP/P/MP)	
1. Jahr	2. Sem. (30 CP)		Elektronische Systeme II** (8 CP/P/TP)	Technisches Praktikum** (6 CP/P/MP* oder TP*)	Innovationsmanagement II ** (12 CP/P/TP)	
	1. Sem. (30 CP)		Elektronische Systeme I** (8 CP/P/TP)		Methoden** (6 CP/P/MP)	Innovationsmanagement I** (12 CP/P/TP)

CP: Credit Points, P: Pflichtmodul, W: Wahlmodul, MP: Modulprüfung, TP: Teilprüfung,

* Das Modul wird mit einer Studienleistung (unbenotet) abgeschlossen,

** Die konkrete Ausprägung der hier aufgeführten Module erfolgt lehrveranstaltungsgebunden bzw. auf einer untergeordneten Modulebene.